ĩ ₵ Ṿ õ ɔ ḳ ʟ ṇ Ṛ 3.5 ” Ẽ Æ Ṛ ᴛʜᴇ ᴄᴏᴍᴍᴜɴɪᴄᴀᴛɪᴏɴ ᴍᴏᴅᴜʟᴇ ᴜᴘᴇɴ UART TFT Æ Ṛ í ᴅ ʟ ĩ ώ UART Æ ᴚ g ʟ í ᴍᴄᴜ ᴍᴏᴅᴜʟᴇ Æ ”Y ᴅ ᴍᴏᴅᴜʟᴇ Ṅ ʟ Ĭ ˜ Ṳ ᵒ ᴡ TFT Ĭ ˜ Ṛ

特点

ấ RISC / Cortex M4 32Bit MCU

64K/512KB Flash 8K/256KB SRAM

ấ UART Æ Ṛ в ɲ

ấ ^ ¯ p Æ ”Y g, ᴅ Ĭ ˜ GIF ᴜ ɜ Ĭ

˜ Ỉ ᴠ g, ᴅ Ĭ ˜ Ầ ɜ ̯ Ĭ ˜ ف ỷ ĭ Ĭ

˜ ğ È ᴊ Ĭ ˜ ấ g, ẻ Ĭ ˜ ấ

ᴡ ɲ 320*240 ᴊ ' ᴡ ᴄ ᴊ ḧ 480*320 ᴊ

'

ᴊ Ầ ᴧ ᴚ

ᴡ ɲ DC 5V ᴊ ḧ ɔ ◊ ᴚ

ᴡ ɲ 64Mb Flash ḳ ᴚ è ᴊ ḧ ḳ ᴚ ᶻ ɲ

ᴡ ɲ TTL ᴚ g ì Æ, ḧ RS232/485

ᴡ ɲ ɔ ḳ Ṛ ᴊ ᴚ ɔ ᴚ Ṛ

应用方块图